

b/b

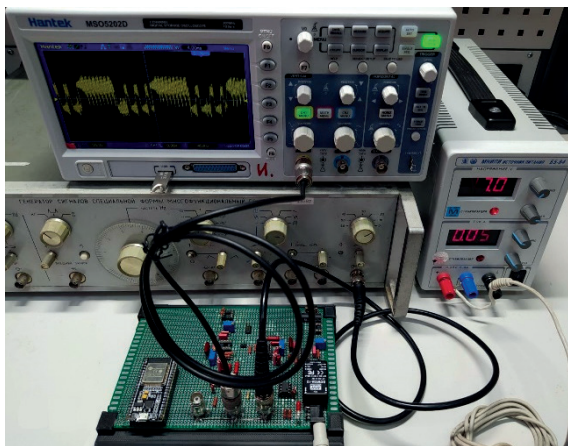


Рис. 1. Аналоговая часть резервуарного вычислителя:

*a* – принципиальная электрическая схема (уст. – установленное значение; пит. ОУ – питание операционного усилителя); *б* – экспериментальный стенд

Fig. 1. The analog part of reservoir computer:

*a* – electronic circuit (уст. – set value; пит. ОУ – operation amplifier power supply); *b* – experimental setup